

{Title}	DES	{Date}	{Drawn By}
{Title 2}	REV	v1.0	
HAUTE ECOLE VALAISANNE		1/5	{Path} Backplane_4slots_for_Table.sch

Slot\_1-2

	1	2	3	4	5	6	7	8	9	10
A										
B										
C										
D										
E										
F										

	1	2	3	4	5	6	7	8	9	10																						
J3 row a	1a D00	2a D01	3a D02	4a D03	5a D04	6a D05	7a D06	8a D07	9a GND_N	10a MCLK	11a GND_N	12a MFREEZE	13a SREADY	14a MODE	15a GND_N	16a WCLK0	17a GND_N	18a SPI_CLK	19a GND_N	20a SPI_MISO	21a SPI_MOSI	22a SPI_CS0	23a A07	24a A06	25a A05	26a A04	27a A03	28a A02	29a A01	30a A00	31a -12V	32a +5V_N
J3 row b	1b A08	2b A09	3b A10	4b A11	5b A12	6b A13	7b A14	8b A15	9b D16	10b D17	11b D18	12b D19	13b D20	14b D21	15b D22	16b D23	17b D24	18b GND_F	19b WCLK1	20b GND_N	21b ECC06	22b ECC07	23b GND_N	24b D25	25b D26	26b D27	27b D28	28b D29	29b D30	30b D31	31b USER_VDD	32b +5V_N
J3 row c	1c D08	2c D09	3c D10	4c D11	5c D12	6c D13	7c D14	8c D15	9c GND_N	10c RST	11c WR	12c EN	13c UART_RXD	14c UART_TXD	15c SPI_CS1	16c IRQ10/ECC00	17c IRQ09/ECC01	18c IRQ08/ECC02	19c GND_F	20c I2C_SCL	21c IRQ07/ECC03	22c I2C_SDA	23c IRQ06/ECC04	24c IRQ05/ECC05	25c IRQ04	26c IRQ03	27c IRQ02	28c IRQ01	29c IRQ00	30c +3.3V_F	31c +12V	32c +5V_F
J4 row a	1a D00	2a D01	3a D02	4a D03	5a D04	6a D05	7a D06	8a D07	9a GND_N	10a MCLK	11a GND_N	12a MFREEZE	13a SREADY	14a MODE	15a GND_N	16a WCLK0	17a GND_N	18a SPI_CLK	19a GND_N	20a SPI_MISO	21a SPI_MOSI	22a SPI_CS0	23a A07	24a A06	25a A05	26a A04	27a A03	28a A02	29a A01	30a A00	31a -12V	32a +5V_N
J4 row b	1b A08	2b A09	3b A10	4b A11	5b A12	6b A13	7b A14	8b A15	9b D16	10b D17	11b D18	12b D19	13b D20	14b D21	15b D22	16b D23	17b D24	18b GND_F	19b WCLK1	20b GND_N	21b ECC06	22b I2C_SDA	23b GND_N	24b D25	25b D26	26b D27	27b D28	28b D29	29b D30	30b D31	31b USER_VDD	32b +5V_N
J4 row c	1c D08	2c D09	3c D10	4c D11	5c D12	6c D13	7c D14	8c D15	9c GND_N	10c RST	11c WR	12c EN	13c UART_RXD	14c UART_TXD	15c SPI_CS1	16c IRQ10/ECC00	17c IRQ09/ECC01	18c IRQ08/ECC02	19c GND_F	20c I2C_SCL	21c IRQ07/ECC03	22c I2C_SDA	23c IRQ06/ECC04	24c IRQ05/ECC05	25c IRQ04	26c IRQ03	27c IRQ02	28c IRQ01	29c IRQ00	30c +3.3V_F	31c +12V	32c +5V_F

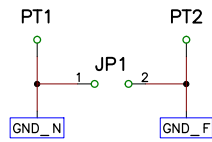
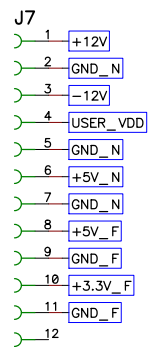
  

{Title}	DES	{Date}	{Drawn By}
{Title 2}	REV	V1.0	
HAUTE ECOLE VALAISANNE	2/5	{Path}	Backplane_4slots_for_Table.sch

{Title}	DES	{Date}	{Drawn By}
{Title 2}	REV	V1.0	
HAUTE ECOLE VALAISANNE	2/5	{Path}	Backplane_4slots_for_Table.sch

Slot\_3-4





{Title} {Title 2} HAUTE ECOLE VALAISANNE	DES	{Date}      {Drawn By}
	REV	v1.0
	4/5	{Path} Backplane_4slots_for_Table.sch